

1、状態変数型回路

次の様な伝達関数を考えます。

$$\frac{V_o(s)}{V_i(s)} = \frac{es^2 + cs + d}{s^2 + as + b} \dots \textcircled{1}$$

この伝達関数は、 $e=0$ 、 $c=0$  のとき低域通過、 $e=0$ 、 $d=0$  のとき帯域通過、 $c=0$ 、 $d=0$  のとき高域通過、 $c=0$  のとき零点を持つ伝達関数となります。

①式右辺の分子分母に  $\frac{1}{s^2}$  をかけますと、

$$\frac{V_o(s)}{V_i(s)} = \frac{e + \frac{c}{s} + \frac{d}{s^2}}{1 + \frac{a}{s} + \frac{b}{s^2}} \dots \textcircled{2}$$

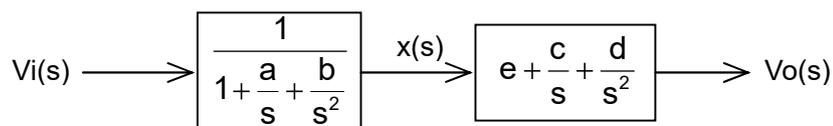
になります。更に、

$$\frac{1}{1 + \frac{a}{s} + \frac{b}{s^2}} \cdot \left( e + \frac{c}{s} + \frac{d}{s^2} \right) = \frac{V_o(s)}{V_i(s)} \dots \textcircled{3}$$

と変形します。両辺に  $V_i(s)$  をかけますと、

$$V_i(s) \cdot \frac{1}{1 + \frac{a}{s} + \frac{b}{s^2}} \cdot \left( e + \frac{c}{s} + \frac{d}{s^2} \right) = V_o(s) \dots \textcircled{4}$$

になります。④式でブロック図を作りますと、



になります。前後のブロックをつなぐ矢印に、 $x(s)$ という信号名を付けました。このブロック図の入力側では次の式が立ちます。

$$Vi(s) \cdot \frac{1}{1 + \frac{a}{s} + \frac{b}{s^2}} = x(s)$$

$$Vi(s) = x(s) \cdot \left( 1 + \frac{a}{s} + \frac{b}{s^2} \right) = x(s) + \frac{ax(s)}{s} + \frac{bx(s)}{s^2} \dots \textcircled{5}$$

さらに出力側では、

$$x(s) \cdot \left( e + \frac{c}{s} + \frac{d}{s^2} \right) = Vo(s)$$

$$Vo(s) = ex(s) + \frac{cx(s)}{s} + \frac{dx(s)}{s^2} \dots \textcircled{6}$$

が成り立ちます。

⑤式を、

$$x(s) = Vi(s) - \frac{ax(s)}{s} - \frac{bx(s)}{s^2} \dots \textcircled{7}$$

と変形し、ブロック図に描きますと、

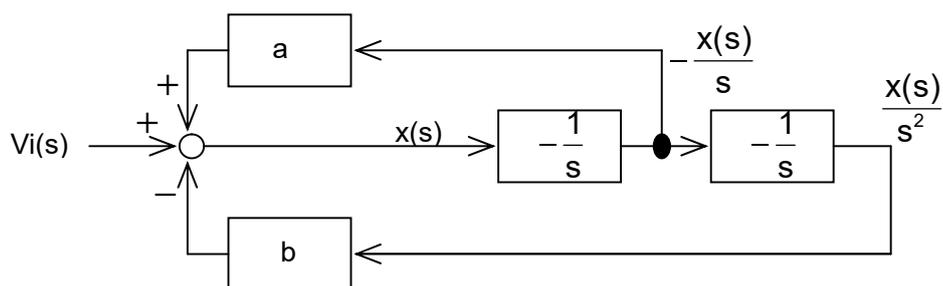


図 1

になります。出力として、⑥式の各項を抽出すれば、

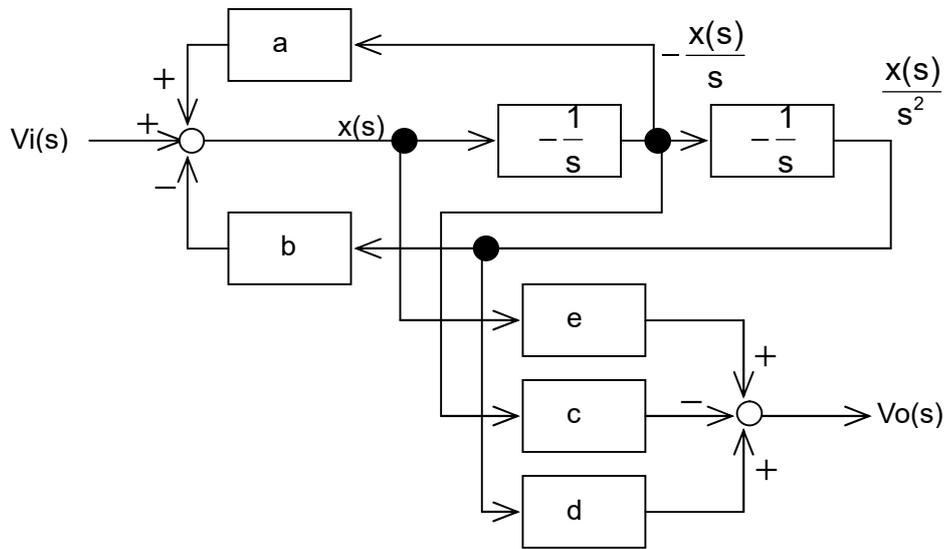
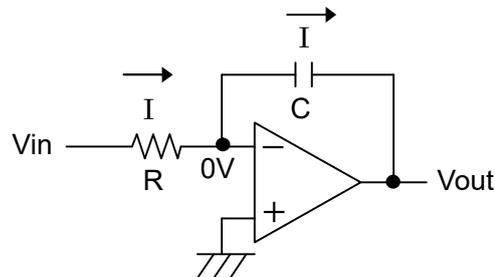


図 2

となり、これが②式=①式の伝達関数を表す回路のブロック図です。この回路を状態変数型と呼びます。ブロック図を実際の回路に直します。

## 2、実際の回路

(1)  $-\frac{x(s)}{s}$ 、 $\frac{x(s)}{s^2}$  を作る回路



この回路は積分器です。オペアンプの入力には電流は流れ込みません。また、イマジナルショートが成り立ち、オペアンプの+入力と-入力は同じ電圧です。この回路では+入力が接地されて0Vですので、-入力も常に0Vになる筈です。

また初期状態では、 $V_{in}$  は0V、 $I$  も0A、電荷がたまっていない為Cの両端電圧は0Vです。したがって、オペアンプの出力電圧  $V_{out}$  も0Vです。

$V_{in}$  が入力されますと、オームの法則により、 $R$  には  $I = \frac{V_{in}}{R}$  という電流が流れます。オペアンプの入力には電流の出入りは有りませんので、この電流は全てCに向かって流れま

す。すると C には電流を時間で積分した、 $Q = \int_0^t \frac{V_{in}}{R} dt$  の電荷が溜まります。電荷が溜まると、C の両端に電流が流れ込む側を+として  $V = \frac{Q}{C}$  の電圧が生じます。

その時、オペアンプの出力  $V_{out}$  が 0V のままでは、オペアンプの-入力側の電圧が上がリ、イマジナルショートが成り立たなくなります。  $V_{out}$  に C の電圧を打ち消す負の電圧が出て、オペアンプの-入力を 0V にします。したがって出力電圧はマイナスが付き、

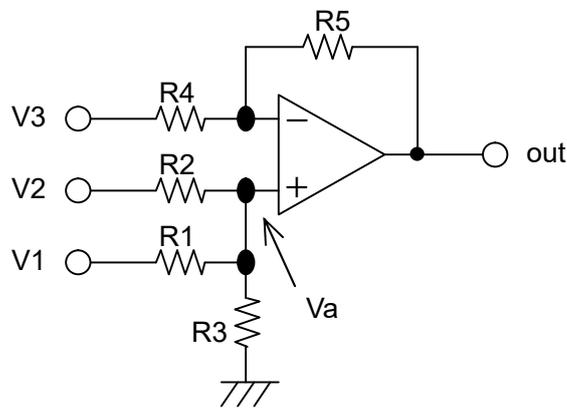
$$V_{out} = \frac{- \int_0^t \frac{V_{in}}{R} dt}{C} = - \frac{1}{R} \frac{\int_0^t V_{in} dt}{C} = - \frac{1}{CR} \int_0^t V_{in} dt$$

です。ラプラス変換して、 $V_{out}(s) = -\frac{1}{sCR} V_{in}(s)$  になります。

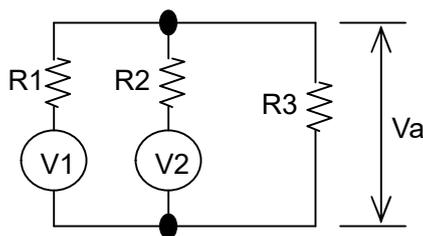
回路の伝達関数は、この式の両辺を  $V_{in}(s)$  で割り、 $\frac{V_{out}(s)}{V_{in}(s)} = -\frac{1}{sCR}$  です。

(2)  $x(s)$  と  $V_o(s)$  を作る為の加減算器

$x(s)$  と  $V_o(s)$  を作る為の加減算器は全く同じです。回路は下図の通りです。



+側入力回路を書き直します。オペアンプの入力に電流の出入りはありませんので、

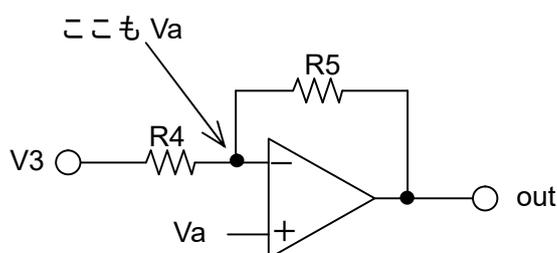


になります。回路の方程式を作ります。R1にはV1とVaの差の電圧による電流、R2にはV2とVaの差の電圧による電流が流れ、和の電流がR3にVaの電圧を生じさせていますから、

$$\begin{aligned}
 V_a &= \left( \frac{V_1 - V_a}{R_1} + \frac{V_2 - V_a}{R_2} \right) R_3 \\
 &= \frac{R_3}{R_1} (V_1 - V_a) + \frac{R_3}{R_2} (V_2 - V_a) \\
 &= \frac{R_3}{R_1} V_1 - \frac{R_3}{R_1} V_a + \frac{R_3}{R_2} V_2 - \frac{R_3}{R_2} V_a \\
 V_a + \frac{R_3}{R_1} V_a + \frac{R_3}{R_2} V_a &= \frac{R_3}{R_1} V_1 + \frac{R_3}{R_2} V_2 \\
 \frac{R_1 R_2 + R_2 R_3 + R_3 R_1}{R_1 R_2} V_a &= \frac{R_3}{R_1} V_1 + \frac{R_3}{R_2} V_2 \\
 V_a &= \frac{R_1 R_2}{R_1 R_2 + R_2 R_3 + R_3 R_1} \cdot \frac{R_3}{R_1} V_1 + \frac{R_1 R_2}{R_1 R_2 + R_2 R_3 + R_3 R_1} \cdot \frac{R_3}{R_2} V_2 \\
 &= \frac{R_2 R_3}{R_1 R_2 + R_2 R_3 + R_3 R_1} V_1 + \frac{R_1 R_3}{R_1 R_2 + R_2 R_3 + R_3 R_1} V_2
 \end{aligned}$$

となります。

オペアンプの一方の入力の電圧もイマジナルショートにより、同じVaになります。



R4にはV3とVaの差の電圧による電流が流れます。オペアンプの入力は電流の出入はありません。電流はそのままR5に流れ込み、R5での電圧降下を起こします。このことは、outがVaより低い電圧でなければ起こり得ません。outの電圧はR5での電圧降下分だけVaより低い電圧となります。したがって次の式が成り立ちます。

$$\text{out} = V_a - \frac{V_3 - V_a}{R_4} \cdot R_5$$

$$= V_a - \frac{R_5}{R_4} V_3 + \frac{R_5}{R_4} V_a$$

$$= \frac{R_4 + R_5}{R_4} V_a - \frac{R_5}{R_4} V_3$$

この結果に、先ほどの  $V_a$  の結果を代入しますと、

$$= \left( \frac{R_4 + R_5}{R_4} \right) \left( \frac{R_2 R_3}{R_1 R_2 + R_2 R_3 + R_3 R_1} V_1 + \frac{R_1 R_3}{R_1 R_2 + R_2 R_3 + R_3 R_1} V_2 \right) - \frac{R_5}{R_4} V_3$$

$$= \frac{R_2 R_3 R_4 + R_2 R_3 R_5}{R_1 R_2 R_4 + R_2 R_3 R_4 + R_4 R_3 R_1} V_1 + \frac{R_1 R_3 R_4 + R_1 R_3 R_5}{R_1 R_2 R_4 + R_2 R_3 R_4 + R_4 R_3 R_1} V_2 - \frac{R_5}{R_4} V_3$$

$$= \frac{(R_2 R_3 R_4 + R_2 R_3 R_5) V_1 + (R_1 R_3 R_4 + R_1 R_3 R_5) V_2}{R_1 R_2 R_4 + R_2 R_3 R_4 + R_4 R_3 R_1} - \frac{R_5}{R_4} V_3$$

になりました。非常にややこしい式になります。  $R_1=R_2=R_3=R_4=R_5$  ならば、

$$\frac{2}{3} V_1 + \frac{2}{3} V_2 - V_3$$

です。しかし図 1、図 2 にある a、b、c、d、e という係数を付けようとすると、全部の抵抗値がからむ、複雑な方程式を解く必要があります。その為、状態変数型そのままの回路は嫌われます。

### 3、回路の改良

⑦式のブロック図、図 1 を図 3 の様に改良します。図 1 の右端にある積分器の後ろに反転増幅器を置き、符号を反転させてから、左端にある加算器に送り込みます。

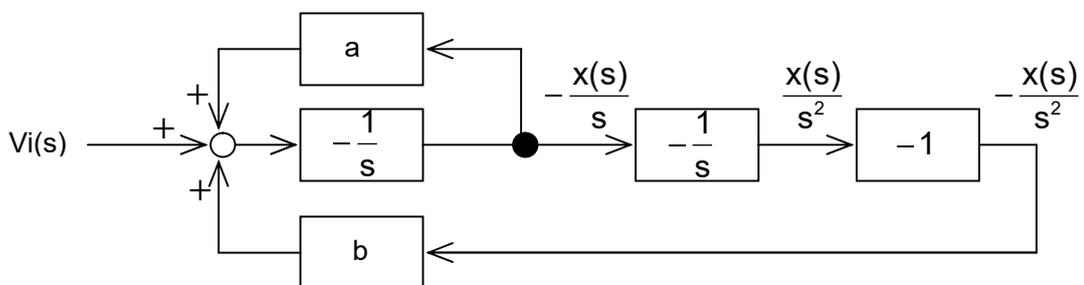


図 3

4、 $-\frac{x(s)}{s}$  を作る為の加算器と積分器

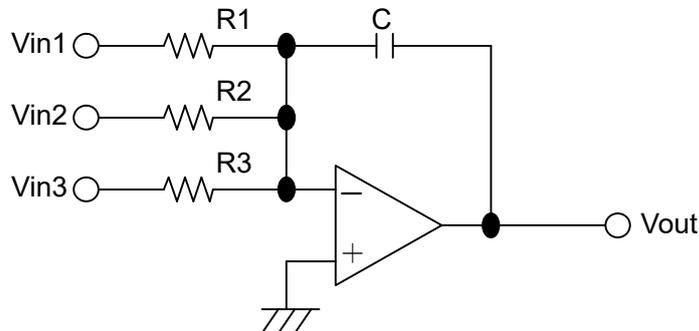


図3左端の加算器と積分器は、ひとかたまりです。R1にはVin1による電流、R2にはVin2による電流、R3にはVin3による電流が流れます。イマジナルショートにより、オペアンプの-入力は+入力と同じ電圧です。+入力が接地されていて0Vですので、-入力も常に0Vです。R1、R2、R3を流れる各電流値は、他の電圧値に全く影響を受けません。例えばVin2、Vin3が何Vであろうと、R1には常に $\frac{Vin1}{R1}$ の電流が流れます。オペアンプの-入力

に電流の出入りは無く、和の電流がCで積分されQの電荷を生じ、 $\frac{Q}{C}$ の電圧を生みます。

本章2、(1)と同じ動作です。イマジナルショートを成立させる為、その電圧をキャンセルさせる逆極性の電圧が出力Voutに出ますから、

$$\begin{aligned}
 V_{out} &= - \frac{\int_0^t \left( \frac{Vin1}{R1} + \frac{Vin2}{R2} + \frac{Vin3}{R3} \right) dt}{C} \\
 &= - \frac{\int_0^t \frac{Vin1}{R1} dt + \int_0^t \frac{Vin2}{R2} dt + \int_0^t \frac{Vin3}{R3} dt}{C} \\
 &= - \frac{\frac{1}{R1} \int_0^t Vin1 dt + \frac{1}{R2} \int_0^t Vin2 dt + \frac{1}{R3} \int_0^t Vin3 dt}{C} \\
 &= - \left( \frac{1}{CR1} \int_0^t Vin1 dt + \frac{1}{CR2} \int_0^t Vin2 dt + \frac{1}{CR3} \int_0^t Vin3 dt \right)
 \end{aligned}$$

となります。この式をラプラス変換しますと、

$$V_{out}(s) = - \left\{ \frac{1}{sCR1} Vin1(s) + \frac{1}{sCR2} Vin2(s) + \frac{1}{sCR3} Vin3(s) \right\}$$

$$= -\frac{1}{s} \left\{ \frac{1}{CR1} \text{Vin1}(s) + \frac{1}{CR2} \text{Vin2}(s) + \frac{1}{CR3} \text{Vin3}(s) \right\}$$

になります。したがって、各係数の付いた各電圧を加算し、積分し、符号を反転した出力が出るのが分ります。加減算器+積分器に比べ、極めて単純明快です。

#### 5、改良回路で出力を取り出す

図3の各信号から、⑥式の、

$$V_o(s) = e x(s) + \frac{c x(s)}{s} + \frac{d x(s)}{s^2}$$

で出力を取り出さなければなりません。図3には、 $-\frac{x(s)}{s}$ 、 $\frac{x(s)}{s^2}$ 、 $-\frac{x(s)}{s^2}$ という信号があります。ところが信号  $x(s)$  が消えました。 $x(s)$  はオペアンプの内部に隠れました。 $x(s)$  は⑦式、

$$x(s) = V_i(s) - \frac{a x(s)}{s} - \frac{b x(s)}{s^2}$$

でした。この⑦式を使います。⑦式を⑥式に代入します。すると、

$$\begin{aligned} V_o(s) &= e x(s) + \frac{c x(s)}{s} + \frac{d x(s)}{s^2} \\ &= e \left\{ V_i(s) - \frac{a x(s)}{s} - \frac{b x(s)}{s^2} \right\} + \frac{c x(s)}{s} + \frac{d x(s)}{s^2} \\ &= e V_i(s) - a e \frac{x(s)}{s} - b e \frac{x(s)}{s^2} + c \frac{x(s)}{s} + d \frac{x(s)}{s^2} \\ &= e V_i(s) + (c - a e) \frac{x(s)}{s} + (d - b e) \frac{x(s)}{s^2} \dots \textcircled{8} \end{aligned}$$

になります。図3上にある信号は⑧式の、 $\frac{x(s)}{s}$  ではなく、 $-\frac{x(s)}{s}$  です。また図3上には、

$\frac{x(s)}{s^2}$  と、 $-\frac{x(s)}{s^2}$  があるのですが、 $-\frac{x(s)}{s}$  に合わせる為に、 $-\frac{x(s)}{s^2}$  を使います。⑧式の第

2項と第3項を次の様に変形しますと、

$$\begin{aligned}
 &= eVi(s) + \left\{-(ae - c)\right\} \frac{x(s)}{s} + \left\{-(be - d)\right\} \frac{x(s)}{s^2} \\
 &= eVi(s) - (ae - c) \frac{x(s)}{s} - (be - d) \frac{x(s)}{s^2} \dots \textcircled{9}
 \end{aligned}$$

になりました。このブロック図が、図4です。

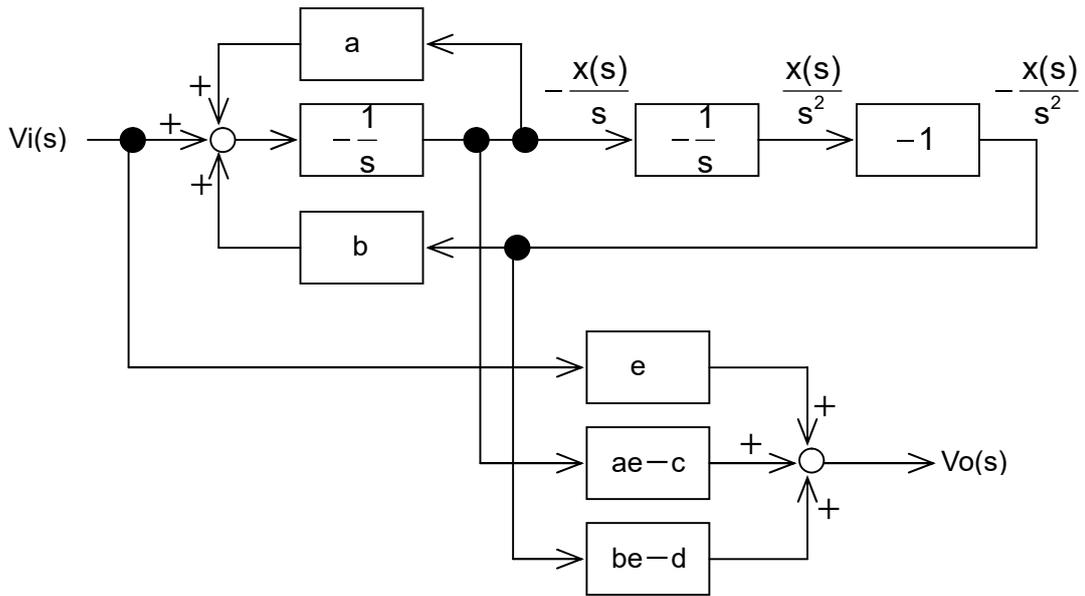
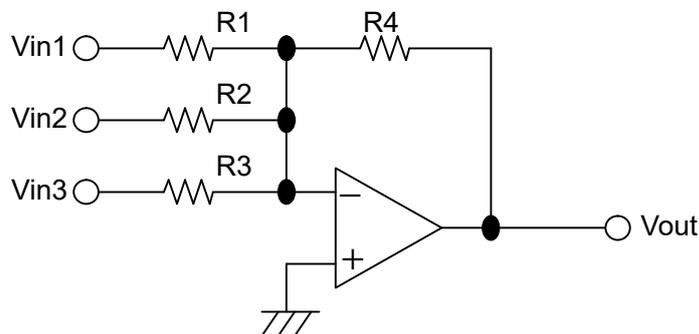


図4

## 6、出力用加算器の回路



上図は出力用加算器の回路です。R1にはVin1による電流、R2にはVin2による電流、R3にはVin3による電流が流れます。イマジナルショートにより、オペアンプの-入力は+入力と同じ電圧です。+入力が接地されていて0Vですので、-入力も常に0Vです。R1、

R2、R3 を流れる各電流値は他の電圧値に全く影響を受けません。例えば Vin2、Vin3 が何 V であろうと、R1 には常に  $\frac{V_{in1}}{R1}$  の電流が流れます。和の電流、 $\frac{V_{in1}}{R1} + \frac{V_{in2}}{R2} + \frac{V_{in3}}{R3}$  が R4 に流れ、流れ込む側をプラスとする電圧を生じます。イマジナルショートを成立させる為、その電圧をキャンセルさせるマイナスの電圧が出力 Vout に出ますから、

$$\begin{aligned} V_{out} &= -\left(\frac{V_{in1}}{R1} + \frac{V_{in2}}{R2} + \frac{V_{in3}}{R3}\right)R4 \\ &= -\left(\frac{R4}{R1}V_{in1} + \frac{R4}{R2}V_{in2} + \frac{R4}{R3}V_{in3}\right) \end{aligned}$$

になります。各係数の付いた各電圧を加算し、符号を反転した出力が出ることが分ります。

## 7、最終回路

出力用加算器が反転ですので⑨式は、

$$V_o(s) = -\left\{eV_i(s) - (ae - c)\frac{x(s)}{s} - (be - d)\frac{x(s)}{s^2}\right\} \dots \textcircled{10}$$

となります。また、①式の伝達関数は、

$$\frac{V_o(s)}{V_i(s)} = -\frac{es^2 + cs + d}{s^2 + as + b}$$

となります。ともに頭にマイナスが付きますが、人間の耳は位相に対して鈍感ですので問題ありません。最終的に改良型回路のブロック図は、

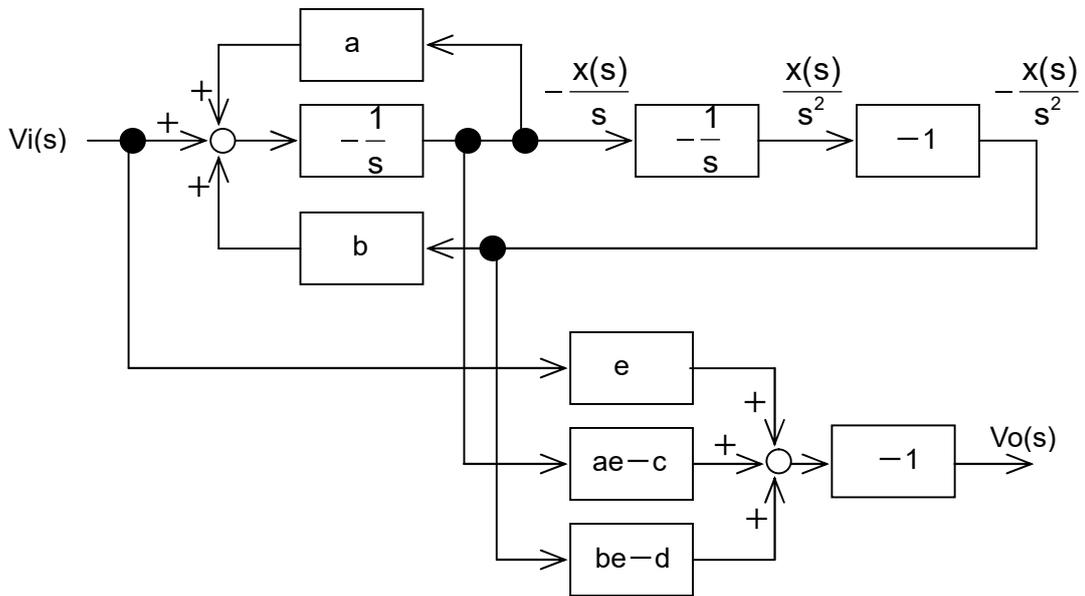


図 5

となります。

## 8、名前の由来

この改良型の回路をバイカッド回路と呼んでいます。biquadratic function の略です。

biquadratic function とは 2 つの 2 次関数という意味から、4 次関数を表す時と分子分母共に 2 次の分数関数を表す時があるそうです。

改良型の回路の場合は、分子分母共に 2 次の分数関数の意味で使われます。「分子分母共に 2 次の伝達関数がすべて実現できる。」という意味がこもっています。

[目次へ戻る](#)